



Ministerio de Economía y Competitividad
Secretaría de Estado de Investigación,
Desarrollo e Innovación

Currículum

Nombre: Domingo Benítez Díaz

Fecha: 22 de Septiembre de 2014

APELLIDOS: Benitez Díaz

NOMBRE: Domingo

DNI: 43.652.503-K

FECHA DE NACIMIENTO: 20/1/1964

SEXO: V

SITUACION PROFESIONAL ACTUAL

Entidad: Universidad de Las Palmas de Gran Canaria

Facultad, Escuela o Instituto: Instituto Universitario de Sistemas Inteligentes y Aplicaciones Numéricas en Ingeniería (IUSIANI)

Depto.: Informática y Sistemas

Dirección postal: Campus de Tafira, Edificio de Informática y Matemáticas, 35017 Las Palmas

Teléfono (indicar prefijo, número y extensión): 928.454566/00

Fax: 928.458711

Correo electrónico: dbenitez@siani.es

ESPECIALIZACION (Código UNESCO): 3333.04

CATEGORIA PROFESIONAL: Catedrático Universidad - FECHA DE INICIO: Junio 2003

SITUACIÓN ADMINISTRATIVA: Plantilla

DEDICACION: A tiempo completo

Líneas de Investigación

- Paralelización y evaluación de prestaciones de aplicaciones informáticas para la optimización de mallas.
- Arquitecturas de computadores: adaptación de la memoria cache, análisis de prestaciones y del consumo de potencia.
- Arquitecturas reconfigurables para procesadores especializados y de propósito general: propuestas de microarquitecturas, evaluación de prestaciones y del consumo de potencia.

FORMACION ACADEMICA

Titulación Superior	Centro	Fecha
Licenciado CC. Físicas	Facultad de Químicas, Sección Físicas, Universidad de La Laguna	1987

Doctorado	Centro	Fecha
Informática	Unidad de Tercer Ciclo de la Universidad de Las Palmas G.C.	1994

ACTIVIDADES ANTERIORES DE CARACTER CIENTIFICO O PROFESIONAL

Puesto	Institución	Fechas
Profesor TEU Interino	Universidad Las Palmas G.C.	1987-1991
Profesor TEU	Universidad Las Palmas G.C.	1991-1997
Profesor TU	Universidad Las Palmas G.C.	1997-2003
Catedrático Universidad	Universidad Las Palmas G.C.	2003-

IDIOMAS DE INTERES CIENTIFICO (R=regular,B=bien,C=correctamente)

Idioma	Habla	Lee	Escribe
Inglés	B	C	C

PARTICIPACION EN PROYECTOS DE INVESTIGACION FINANCIADOS EN LOS ULTIMOS 10 AÑOS

Título del proyecto: AVANCES EN SIMULACION DE CAMPOS DE VIENTO Y RADIACION SOLAR
 Entidad financiadora: Ministerio de Educación y Ciencia
 Entidades participantes: ULPGC, Universidad de Salamanca
 Duración, desde: 1/1/2012 hasta: 31/12/2014 Cuantía de la subvención: 107.690,00 €
 Investigador principal: RAFAEL ALEJANDRO MONTENEGRO ARMAS (ULPGC)
 Investigadores participantes: 6

Título del proyecto: ACCIÓN PREPARATORIA PARA DISEÑAR E IMPLEMENTAR UN LABORATORIO DE INVESTIGACIÓN Y DESARROLLO DE NUEVAS TECNOLOGÍAS, COMO ROBÓTICA, MECATRÓNICA E INTELIGENCIA ARTIFICIAL
 Entidad financiadora: MINISTERIO DE ASUNTOS EXTERIORES Y DE COOPERACIÓN (Proyectos PCI-AECID)
 Entidades participantes: ULPGC, Pontificia Universidad Católica del Ecuador (Esmeraldas)
 Duración, desde: 1/1/2011 hasta: 31/12/2011 Cuantía de la subvención: 13.672,55 €
 Investigador principal: Jorge Cabrera Gámez (ULPGC), NEVÁREZ TOLEDO, MANUEL (PUCESE)
 Investigadores participantes: 6

TITULO: Proyecto PIVE
 ENTIDAD FINANCIADORA: Telefónica – Cátedra Telefónica-ULPGC
 REFERENCIA DEL PROYECTO: PIVE
 ENTIDADES PARTICIPANTES: Universidad de Las Palmas de Gran Canaria, Scanaria Invest, S.A.; Sicilia & Roig, S.L.
 DURACIÓN: 1/7/2010-30/6/2011
 NÚMERO DE INVESTIGADORES PARTICIPANTES: 6
 INVESTIGADOR PRINCIPAL: Domingo Benítez (ULPGC)
 CANTIDAD FINANCIADA: 15,000.- €

TITULO: COMPUTACION DE ALTAS PRESTACIONES Y SU APLICACION A LA CIENCIA E INGENIERIA COMPUTACIONAL
 ENTIDAD FINANCIADORA: Ministerio de Educación y Ciencia
 REFERENCIA DEL PROYECTO: TIN2007-64974
 TIPO: MEC
 ENTIDADES PARTICIPANTES: Universidad Autónoma de Barcelona, Universidad de Extremadura y Universidad de Las Palmas de Gran Canaria
 DURACIÓN: 1/11/2007-1/11/2011
 NÚMERO DE INVESTIGADORES PARTICIPANTES: 23
 INVESTIGADOR PRINCIPAL: Emilio Luque (UAB)
 GRADO DE RESPONSABILIDAD: investigador
 CANTIDAD FINANCIADA: 958,320.- €

TITULO: Seminario de Supercomputación: Procesamiento Paralelo
 ENTIDAD FINANCIADORA: Dirección General de Universidades del Gobierno de Canarias, resolución de 30 de diciembre de 2005 (BOC de 25 Enero 2006)
 REFERENCIA: CJE2005/061, <http://www.gobiernodecanarias.org/boc/2006/017/004.html>
 ENTIDADES PARTICIPANTES: Instituto Universitario de Sistemas Inteligentes y Aplicaciones Numéricas en la Ingeniería (IUSIANI), Universidad de Las Palmas de Gran Canaria
 DURACIÓN: 2005
 CUANTÍA DE LA SUBVENCIÓN: 1,000 €
 INVESTIGADOR PRINCIPAL: Domingo Benítez (ULPGC)
 NÚMERO DE PARTICIPANTES: 5

TITULO: Procesamiento de Altas Prestaciones: Arquitectura, Entornos de Desarrollo y Aplicaciones
 ENTIDAD FINANCIADORA: Comisión Interministerial de Ciencia y Tecnología (CICYT)
 REFERENCIA: TIN2004-03388

ENTIDADES PARTICIPANTES: Universidad Autónoma de Barcelona, Universidad de Extremadura y Universidad de Las Palmas de Gran Canaria
DURACIÓN: 2005 á 2007
CUANTÍA DE LA SUBVENCIÓN: 559,040.- €
INVESTIGADOR PRINCIPAL: Emilio Luque (UAB)
NÚMERO DE PARTICIPANTES: 23
RESPONSABILIDAD: Investigador

TITULO: Infraestructura para Laboratorio de Visualización Científica
ENTIDAD FINANCIADORA: Gobierno de Canarias
REFERENCIA: Proyecto de Infraestructura Científica (INFR/2002/46)
ENTIDADES PARTICIPANTES: Instituto Universitario de Sistemas Inteligentes y Aplicaciones Numéricas en la Ingeniería (IUSIANI), Universidad de Las Palmas de Gran Canaria
DURACIÓN: 2003
CANTIDAD FINANCIADA: 26,879.78 Euros.
INVESTIGADOR PRINCIPAL: D. Gabriel Winter Mathaus (IUSIANI, ULPGC)
NÚMERO DE PARTICIPANTES: 19
RESPONSABILIDAD: Investigador

TITULO: Infraestructura Científico-Tecnológica para el IUSIANI
ENTIDAD FINANCIADORA: Gobierno de Canarias
REFERENCIA: Proyecto de Infraestructura Científica (ULPGC-INFR/2003/55)
ENTIDADES PARTICIPANTES: Instituto Universitario de Sistemas Inteligentes y Aplicaciones Numéricas en la Ingeniería (IUSIANI), Universidad de Las Palmas de Gran Canaria
DURACIÓN: 2003
INVESTIGADOR PRINCIPAL: D. Gabriel Winter Mathaus (IUSIANI, ULPGC)
CANTIDAD FINANCIADA: 33,767.23 Euros.
NÚMERO DE PARTICIPANTES: 19
RESPONSABILIDAD: Miembro Investigador

PUBLICACIONES

Indicar volumen, páginas inicial y final (año) y clave.

CLAVE: L= libro completo,CL.= capítulo de libro, A= artículo, R= revista, E=editor

LIBROS

AUTORES: Luque, Emilio; Margalef, Tomàs; Benítez, Domingo (Eds.)

TÍTULO: Euro-Par 2008 Parallel Processing; 14th International Euro-Par Conference, Las Palmas de Gran Canaria, Spain, August 26-29, 2008, Proceedings

Series: Lecture Notes in Computer Science, Vol. 5168

FECHA DE PUBLICACIÓN: 2008. ISBN: 978-3-540-85450-0. ISSN: 0302-9743.

<http://www.springer.com/978-3-540-85450-0>

EDITORIAL: Springer, Alemania. 2008, XXVIII, 964 p.

CLAVE: E

AUTOR: D. Benítez Díaz

TÍTULO: Arquitectura de Computadores. Manual de Teoría.

FECHA DE PUBLICACIÓN: 2008.

EDITORIAL: Universidad de Las Palmas de Gran Canaria, Vicerrectorado de Calidad e Innovación Educativa, 2008. ISBN: 8496971376, ISBN-13: 9788496971370

CLAVE: L

ARTICULOS CIENTIFICOS

Domingo Benítez, Eduardo Rodríguez, José M. Escobar, Rafael Montenegro; Performance Evaluation of a Parallel Algorithm for Simultaneous Untangling and Smoothing of Tetrahedral Meshes; Proceedings of the 22nd International Meshing Roundtable, pp. 579-598; Editors: Josep Sarrate, Matthew Staten; Springer, 2014. ISBN: 978-3-319-02334-2 (Print) 978-3-319-02335-9 (Online, <http://link.springer.com/book/10.1007/978-3-319-02335-9/page/2>).

AUTORES: Domingo Benítez, Eduardo Rodríguez, José M. Escobar and Rafael Montenegro
 TÍTULO: The effect of parallelization on a tetrahedral mesh optimization method
 LIBRO: Parallel Processing and Applied Mathematics. 10th International Conference, PPAM 2013, Warsaw, Poland, September 8-11, 2013, Revised Selected Papers, Part II.
 Series: Lecture Notes in Computer Science, Vol. 8385. Springer Berlin Heidelberg. 2014.
 ISBN: 978-3-642-55195-6; Editors: Wyrzykowski, R, Dongarra, J., Karczewski, K., WaÅniewski, J. (Online: http://dx.doi.org/10.1007/978-3-642-55195-6_15)

AUTORES: Domingo Benítez, Carlos González, José F. Medina
 TÍTULO: Prediction system based on domotic weather sensors for the energy production of solar power plants
 REFERENCIA: Renewable Energy and Power Quality Journal, No.9 (RE&PQJ-9), paper 633, May 12th, 2011, ISSN 2172-038X
 CLAVE: A

AUTORES: Domingo Benítez
 TÍTULO: High Performance Customizable Computing
 REFERENCIA: Handbook of Research on Computational Science and Engineering: Theory and Practice (2 vol), ed. J. Leng and Wes Sharrock, 48-77 (2012), IGI Global. doi:10.4018/978-1-61350-116-0.ch003. Lugar de publicación: Hershey, Pennsylvania (USA). DOI: 10.4018/978-1-61350-116-0, ISBN13: 9781613501160, ISBN10: 1613501161, EISBN13: 9781613501177
 CLAVE: CL

AUTORES: Domingo Benítez, David Monné, Inmaculada Rodríguez, Estefanía Tramunt, Carlos González, José F. Medina
 TÍTULO: User-configurable SCADA Software Framework for all KNX Installations
 REFERENCIA: Proceedings of the KNX Scientific Conference 2010, 4-5 November, Pamplona (Spain).
 CLAVE: CL

AUTORES: Inmaculada Rodríguez, David Monné, Carlos González, Domingo Benítez
 TÍTULO: Aplicación SCADA Auto-configurable para cualquier Instalación Domótica Konnex
 REFERENCIA: Libro de Actas del KNX AWARDS SPAIN, KNX International Forum, pp.68-77; Auditorio Telefónica, Madrid, 27 y 28 de Abril de 2010. ISBN: pendiente de asignar.
 Premio “Mejor trabajo presentado, mención especial KNX INTERNATIONAL FORUM 2010”
 CLAVE: CL

AUTORES: Inmaculada Rodríguez, David Monné, Carlos González, Domingo Benítez
 TÍTULO: Aplicación SCADA Auto-configurable para cualquier Instalación Domótica Konnex
 REFERENCIA: Libro de Actas del KNX AWARDS SPAIN, KNX International Forum, pp.68-77; Auditorio Telefónica, Madrid, 27 y 28 de Abril de 2010. ISBN: pendiente de asignar.
 Premio “Mejor trabajo presentado, mención especial KNX INTERNATIONAL FORUM 2010”
 CLAVE: CL

AUTORES: Carlos González, Domingo Benítez, Luís Carrasco Medina, José Medina Padrón
 TÍTULO: Experiencias de Automatización por Domótica Orientada a la Obtención de Eficiencia Energética en un Hotel Rural
 REFERENCIA: Libro de Actas del KNX AWARDS SPAIN, KNX International Forum, pp.68-77; Auditorio Telefónica, Madrid, 27 y 28 de Abril de 2010. ISBN: pendiente de asignar.
 CLAVE: CL

AUTORES: D. Benitez, J.C. Moure, D.I. Rexachs, E. Luque
 TÍTULO: A RECONFIGURABLE CACHE MEMORY WITH HETEROGENEOUS BANKS
 REFERENCIA: Proceedings of the Design, Automation & Test in Europe 2010 Conference and Exhibition (DATE10); pp. 825-830
 EDITORIAL: EDAA., 2010.
 CLAVE: CL

AUTORES: D. Benitez, J.C. Moure, D.I. Rexachs, E. Luque
 TÍTULO: Adaptive L2 Cache for Chip Multiprocessors
 REFERENCIA: Proceedings of the Workshop on Highly Parallel Processing on a Chip (HPPC); In: Eu-roPar 2007 Workshops, Lecture Notes in Computer Science, Vol. 4854, pp. 28-37. Editores: Luc Bougé et. al.
 EDITORIAL: Springer-Verlag Berlin Heidelberg, 2008.
 CLAVE: CL

AUTORES: J.C. Moure, D. Benitez, D.I. Rexachs, E. Luque
 TÍTULO: Wide and Efficient Trace Prediction using the Local Trace Predictor
 REFERENCIA: Proceedings of the 20th International Conference on Supercomputing (ICS) pp. 55 – 65, 2006
 EDITORIAL: ACM Press
 Lugar de Publicación: New York, USA
 CLAVE: CL

AUTORES: D. Benitez, J.C. Moure, D.I. Rexachs, E. Luque
 TÍTULO: Evaluation of the Field-Programmable Cache: Performance and Energy Consumption;
 REFERENCIA: Proceedings of the 3rd Conference on Computing Frontiers pp. 361 – 372, 2006
 EDITORIAL: ACM Press
 Lugar de Publicación: New York, USA
 CLAVE: CL

AUTORES: D. Benitez, J.C. Moure, D.I. Rexachs, E. Luque

TITULO: A Reconfigurable Data Cache for Adaptive Processors
REFERENCIA: Proceedings of the International Workshop on Applied Reconfigurable Computing (ARC2006); Lecture Notes in Computer Science
Volumen: 3985, pp. 230-242, 2006
EDITORIAL: Springer-Verlag
Lugar de Publicación: Berlín
CLAVE: CL

AUTORES: J.C. Moure, D. Benitez, D.I. Rexachs, E. Luque
TITULO: Target Encoding for Efficient Indirect Jump Prediction
REFERENCIA: Proceedings of the Euro-Par 2005; Lecture Notes in Computer Science
CLAVE: CL
Volumen: 3648, pp.497-507, 2005
EDITORIAL: Springer-Verlag
Lugar de Publicación: Berlín
CLAVE: CL

AUTORES: D. Benitez, J.C. Moure, D. Benitez, D.I. Rexachs, E. Luque
TITULO: Performance and Power Evaluation of an Intelligently Adaptive Data Cache
REFERENCIA: Proceedings of the 12th Annual IEEE International Conference on High Performance Computing (HiPC 2005); Lecture Notes in Computer Science
CLAVE: CL
Volumen: 3769, pp. 363-375, 2005
EDITORIAL: Springer-Verlag
Lugar de Publicación: Berlín
CLAVE: CL

AUTORES: D. Benítez (2003)
TITULO: Performance of Reconfigurable Architectures for Image-Processing Applications
REFERENCIA: Journal of Systems Architecture
Volumen 49, N.4-6, pp. 193-210, 2003
CLAVE: A
EDITORIAL: Springer
Lugar de Publicación: Holanda
CLAVE: A

AUTORES: D. Benítez (2002)
TITULO: A Quantitative Understanding of the Performance of Reconfigurable Coprocessors
REFERENCIA: Field-Programmable Logic and Applications. Reconfigurable Computing Is Going Mainstream. Lecture Notes in Computer Science
CLAVE: CL
Volumen: 2438, pp. 976-986, 2002
EDITORIAL: Springer-Verlag
Lugar de Publicación: Berlin
CLAVE: CL

AUTORES: D. Benítez (2002)
TITULO: Performance of Remote FPGA-based Coprocessors for Image-Processing Applications

REFERENCIA: Proceedings of the Euromicro Symposium on Digital System Design

CLAVE: CL

pp. 268-275, 2002

EDITORIAL: IEEE Computer Society Press

Lugar de Publicación: USA

CLAVE: CL

AUTORES: D. Benitez-Diaz and J. Cabrera-Gómez (1999).

TITULO: Reactive Computer Vision System with Reconfigurable Architecture.

REFERENCIA: Computer Vision Systems, Ed.: Henrik I. Christensen, Springer, pp.348-360, 1999. Lecture Notes in Computer Science, Vol.1542.

CLAVE: CL

ISBN: 3-540-65459-3

ISSN: 0302-9743

AUTOR: D. Benítez

TITULO: Computer Vision Application on RIPP10 configurable platform using DIPSA modular architecture

REFERENCIA: Configurable Computing: Technology and Applications; The International Society for Optical Engineering; 1998, Proceedings of the SPIE, Vol.3526, pp.34-42.

CLAVE: CL

ISSN: 0277-786X.

ISBN: 0-8194-2987-2.

AUTORES: D. Benítez-Díaz, F.J. Peña-Sánchez

TITULO: Diseño de un Procesador Utilizando Dispositivos Lógicos Programables Orientado a la Enseñanza de la Tecnología de Computadores

REFERENCIA: Información Tecnológica. Revista Internacional; Centro de Información Tecnológica (Chile); 1998, Vol.9, No.4, pp.291-300.

CLAVE: A

ISSN: 0716-8756.

PATENTES Y MODELOS DE UTILIDAD

INVENTORES: D. Benítez Díaz

TÍTULO: Sistema Electrónico Coprocesador Bio-Inspirado para la Detección de Colores en Imágenes Digitales.

NÚMERO DE SOLICITUD: P.9500955

PAÍS DE PRIORIDAD: España

FECHA DE PRIORIDAD: 1995

ENTIDAD TITULAR: Universidad de Las Palmas de Gran Canaria.

PUBLICADA EN EL BOLETIN OFICIAL DE LA PROPIEDAD INTELECTUAL EL 1 DE OCTUBRE DE 1998, pp. 6408.

INVENTOR: D. Benítez Díaz

TÍTULO: Aparato domótico compatible con los estándares CELENEC EN 50090 e ISO/IEC 14543 para el control de cámaras robóticas

NÚMERO DE REGISTRO: P200702631

ENTIDAD TITULAR: Universidad de Las Palmas de Gran Canaria

PAÍSES: España.

Aceptada a trámite con prioridad de 26/9/2007, y aceptada el 31/1/2011

REFERENCIA: BOPI 10/2/2011 (ISSN: 1889-1292), Tomo 2, pp. 2310-2311

PARTICIPACIÓN EN CONVENIOS/CONTRATOS DE I+D CON ADMINISTRACIÓN Y/O EMPRESAS

Título del convenio: Realización del pliego de condiciones técnicas que define las características necesarias para la provisión de materiales y equipos destinados a la ejecución de una instalación parcial en ubicaciones hoteleras seleccionadas en el marco del proyecto Efiener con el objetivo de implantar acciones de automatización orientadas al ahorro energético de los siguientes hoteles: Hotel Maípez (Gran Canaria), Hotel Valle Gran Rey (La Gomera), Hotel Norcopia (Gran Canaria).

Tipo de contrato: encargo de prestación de servicio.

Empresa financiadora: Instituto Tecnológico de Canarias.

Entidades participantes: Universidad de Las Palmas de Gran Canaria y Fundación Universitaria de Las Palmas.

Duración: 2008

Investigador responsable: Domingo Benítez Díaz.

Número de investigadores participantes: 3.

Precio Total del proyecto: 7.990€

Título del convenio: Realización Programación Domótica y SCADA Efiener

Tipo de contrato: encargo de prestación de servicio.

Empresa financiadora: Instituto Tecnológico de Canarias.

Entidades participantes: Universidad de Las Palmas de Gran Canaria y Fundación Universitaria de Las Palmas.

Duración: un año (23 de julio de 2008 – 22 julio 2009)

Investigador responsable: Domingo Benítez Díaz.

Número de investigadores participantes: 3.

Precio Total del proyecto: 21.000€

TÍTULO del convenio: Punto TIC de Información Turística de Energías Alternativas y Reducción de CO2

Empresa FINANCIADORA: Telefónica – Cátedra Telefónica-ULPGC

Entidades participantes: Universidad de Las Palmas de Gran Canaria

DURACIÓN: 1 año (2010-2011)

NÚMERO DE INVESTIGADORES PARTICIPANTES: 6

INVESTIGADOR PRINCIPAL: Domingo Benítez (ULPGC)

CANTIDAD FINANCIADA: 15,000.- €

Título del convenio/contrato:Asesoramiento, seguimiento, y realización de los estudios del sistema eléctrico de Fuerteventura y Lanzarote dentro del objetivo 2 del Proyecto TRES

Empresa/Administración financiadora:Instituto Tecnológico de Canarias S.A.

Entidades participantes:Unversidad de Las Palmas de Gran Canaria, Instituto Tecnológico de Canarias S.A.

Duración, desde: 01/10/2010 hasta: 31/12/2010

Investigador responsable: José Fernando Medina Padrón

Investigadores participantes: 3

Precio Total del proyecto: 3.000

CONTRIBUCIONES A CONGRESOS

AUTORES: D. Benitez, J.C. Moure, D.I. Rexachs, E. Luque
 TÍTULO: A Reconfigurable Cache Memory with Heterogeneous Banks
 TIPO DE PARTICIPACION: Ponente como autor de un artículo científico
 CONGRESO: Design, Automation and Test in Europe Conference and Exhibition (DATE10)
 REFERENCIA: Proceedings of DATE10, pp. 825-830. Editorial: EDAA. ISBN: 978-3-9810801-6-2
 LUGAR DE CELEBRACION: Dresden (Alemania)
 FECHA: Marzo 8-12, 2010

AUTORES: D. Benitez, J.C. Moure, D.I. Rexachs, E. Luque
 TÍTULO: Adaptive L2 Cache for Chip Multiprocessors
 TIPO DE PARTICIPACION: Ponente como autor de un artículo científico
 CONGRESO: Workshop on Highly Parallel Processing on a Chip (HPPC)
 REFERENCIA: EuroPar 2007 Workshops, Lecture Notes in Computer Science, Vol. 4854, pp. 28-37. Editores: Luc Bougé et. al.
 LUGAR DE CELEBRACION: Rennes (Francia)
 FECHA: Agosto 28, 2007

AUTORES: D. Benitez, J.C. Moure, D.I. Rexachs, E. Luque
 TÍTULO: Evaluation of the Field-Programmable Cache: Performance and Energy Consumption
 TIPO DE PARTICIPACION: Ponente como autor de un artículo científico
 CONGRESO: 3rd Conference on Computing Frontiers
 PUBLICACION: Proceedings of the 3rd Conference on Computing Frontiers; pp. 361 – 372, 2006; ACM Press
 LUGAR DE CELEBRACION: Ischia (Italia)
 FECHA: Mayo 03 - 05, 2006

AUTOR: D. Benítez
 TÍTULO: A Quantitative Understanding of the Performance of Reconfigurable Coprocessors
 TIPO DE PARTICIPACION: Ponente como autor de un artículo científico
 CONGRESO: 12th International Conference on Field-Programmable Logic and Applications
 PUBLICACION: Proceedings of the 12th International Conference on Field-Programmable Logic and Applications
 LUGAR DE CELEBRACION: Montpellier (Francia)
 FECHA: 2 á 4 de Septiembre de 2002

AUTOR: D. Benítez
 TÍTULO: Performance of Remote FPGA-based Coprocessors for Image-Processing Applications
 TIPO DE PARTICIPACION: Ponente como autor de un artículo científico
 CONGRESO: Symposium on Digital System Design
 PUBLICACION: Proceedings of the Symposium on Digital System Design; IEEE Computer Society Press; 2002, pp. 268-275
 LUGAR DE CELEBRACION: Dortmund (Alemania)
 FECHA: 4 á 6 de Septiembre de 2002

AUTORES: D. Benítez

TITULO: Hoteles Inteligentes y Multimedia
TIPO DE PARTICIPACION: Ponente como autor de un artículo de divulgación
CONGRESO: I Congreso Internacional Sociedad de la Información
PUBLICACION: Actas del I Congreso Internacional Sociedad de la Información
LUGAR DE CELEBRACION: Las Palmas de Gran Canaria
FECHA: 27 de Febrero á 1 de Marzo de 2002

AUTOR: D. Benítez
TITULO: Modelo Prestacional para Procesadores Superescalares con Microarquitectura Reconfigurable
TIPO DE PARTICIPACION: Ponente como autor de un artículo de divulgación
CONGRESO: XIV Jornadas de Paralelismo
PUBLICACION: Actas de las XIV Jornadas de Paralelismo, pp.391-396
LUGAR DE CELEBRACION: Madrid
FECHA: 15 á 17 de Septiembre de 2003
CARACTER: Nacional

AUTOR: D. Benítez
TITULO: Performance of Reconfigurable Architectures
TIPO DE PARTICIPACION: Ponente como autor de un artículo de divulgación
CONGRESO: XIII Jornadas de Paralelismo
PUBLICACION: Actas de las XIII Jornadas de Paralelismo, pp. 25-30
LUGAR DE CELEBRACION: Lérida
FECHA: 9 á 11 de Septiembre de 2002

AUTORES: D. Benítez-Díaz (1998).
TITULO: Computer Vision Application on RIPP10 configurable platform using DIPSA modular architecture.
CONGRESO: Configurable Computing: Technology and Applications
PUBLICACION: Configurable Computing: Technology and Applications, John Schewel, Editor, Proceedings of the SPIE Vol.3526, 34-42 (1998). ISSN: 0277-786X. ISBN: 0-8194-2987-2
LUGAR DE PRESENTACION: Boston (EEUU)
FECHA: 2 á 3 de Noviembre de 1998

EXPERIENCIA EN ACTIVIDADES DE I+D

Organización de Congresos, Seminarios, Jornadas, etc. Científico-Tecnológicos

TITULO: KNX Scientific Conference 2012
TIPO DE ACTIVIDAD: Reunión Científica
AMBITO: Internacional
RESPONSABILIDAD: Organizador
FECHA: 1-2 de Noviembre de 2012

TITULO: EUROPAR 2008
TIPO DE ACTIVIDAD: Reunión Científica
AMBITO: Internacional
RESPONSABILIDAD: Organizador y Vice-Chair
FECHA: 25-29 de Agosto de 2008

TITULO: Seminario de Supercomputación: Procesamiento Paralelo
TIPO DE ACTIVIDAD: Divulgación científico-tecnológica
AMBITO: Las Palmas de Gran Canaria
RESPONSABILIDAD: Organizador
FECHA: 13 de Octubre de 2005, y 30 de Noviembre de 2006

TITULO: International Conference on Computer Vision Systems
TIPO DE ACTIVIDAD: Reunión Científica
AMBITO: Internacional
RESPONSABILIDAD: Miembro del Comité Local de Programa
FECHA: 13 á 15 de Enero de 1999

PARTICIPACIÓN EN COMITÉS Y REPRESENTACIONES INTERNACIONALES

Título del Comité: EuroPar Steering Committee

Entidad de la que depende: EuroPar es un comité independiente que coopera con las asociaciones ACM, IFIP i IEEE Computer Society.

Tema: Organización de los Congresos Internacionales sobre Procesamiento Paralelo y Arquitecturas Paralelas denominado “EuroPar”

Fecha: desde Octubre 2006 hasta Agosto 2008

OTROS MÉRITOS O ACLARACIONES QUE SE DESEE HACER CONSTAR

Premio “Mejor trabajo presentado, mención especial KNX INTERNATIONAL FORUM 2010”, Madrid, 27 y 28 de Abril de 2010

Premio al Mejor Trabajo de Investigación (“Best Paper Award”) del Congreso Internacional denominado “Symposium on Digital Systems Design, 2002” celebrado en Dortmund (Alemania) durante los días 4 á 6 de Septiembre de 2002, por el trabajo “Performance of Remote FPGA-based Coprocessors for Image-Processing Applications”

Valoración positiva de la actividad investigadora realizada por la Comisión Nacional Evaluadora de la Actividad Investigadora en un 1er tramo comprendido entre los años 1988 y 1995, ambos inclusive (**1er sexenio**).

Valoración positiva de la actividad investigadora realizada por la Comisión Nacional Evaluadora de la Actividad Investigadora en un 2º tramo comprendido entre los años 1996 y 2001, ambos inclusive (**2º sexenio**).

Valoración positiva de la actividad investigadora realizada por la Comisión Nacional Evaluadora de la Actividad Investigadora en un 3º tramo comprendido entre los años 2002 y 2007, ambos inclusive (**3º sexenio**).

Valoración positiva del Complemento 6 (Méritos relevantes asociados a actividades de I+D) realizada por la Unidad Técnica de Evaluación de la Universidad de Las Palmas de Gran Canaria en 2 periodos comprendidos entre los años 1994/1998 y 1999/2002.

Evaluación positiva de la actividad investigadora realizada por la Agencia Canaria de Evaluación de la Calidad y Acreditación Universitaria (ACECAU) en tres tramos correspondientes a los años 1999-2004 realizada el 14 de Diciembre de 2004

Miembro del Comité Evaluador de los congresos internacionales:

- 31st Hawaii International Conference on System Sciences (HICSS-31), celebrado en Hawaii, los días 6-9 Enero de 1998.
- “ParCo2005”

Miembro del Comité Evaluador de las revistas internacionales denominada:

- IEEE Transactions on Systems, Man and Cybernetics-Part B: Cybernetics, 2004
- Journal of Real-Time Image Processing, 2007
- EURASIP Journal on Embedded Systems, 2006, 2007
- Recent Patents on Computer Science, 2010.
- Research Handbook of Computational Science and Engineering: Theory and Practice, 2011.

Miembro del Comité de Expertos de la Agencia Nacional de Evaluación y Prospectiva del Ministerio de Economía y Competitividad en los años: 1995, 2000, 2003, 2004, 2007, 2008, 2009, 2010, 2011, 2012, 2014.

Miembro del Comité de Expertos de la Agencia para la Calidad del Sistema Universitario de Castilla y León (ACSUCYL, <http://gestval.acsucyl.com/>), 2011.

Miembro del Comité de Expertos de la Agencia Andaluza de Evaluación, desde 2009.

Miembro asesor del Comité de Evaluación Previa y de Seguimiento de Titulaciones Oficiales y de Doctorado de la Agencia de Calidad del Sistema Universitario Vasco (UNIBASQ), desde 2012.